基于 PSCAD/EMTDC 的 HVDC 换流器 触发控制建模仿真

刘 磊 林 圣 何正友

(西南交通大学电气工程学院 四川 成都 610031)

摘 要:为准确分析高压直流输电(HVDC)的动态行为,针对 PSCAD/EMTDC 软件自带的换流器元件全封装导致仿真 灵活性降低的问题,搭建了较详细的换流器触发控制模型。以自定义元件为基础,实现了目前工程广泛采用的等相 位间隔触发控制。仿真分析了控制环节的响应特性,并将触发控制模型引入 HVDC 系统模型,对比仿真结果与工程 实际录波,验证了所建模型的准确性。

关键词: HVDC; 换流器触发控制; 等相位间隔; PSCAD/EMTDC; 建模仿真

Abstract: In order to accurately analyze the dynamic behavior of high voltage direct current (HVDC) and solve the problem that the full package of converter components in PSCAD/EMTDC software reduces the flexibility of simulation, a detailed converter firing control model is established. Based on custom component, the control of evenly spacing in phase which is widely adopted by actual HVDC transmission project is implemented in the firing control. The response characteristics of the control aspects are analyzed. The converter firing control is applied to HVDC model, and the simulation results are compared with the recorded field commissioning curves of HVDC transmission project. The comparison results show that the accuracy of the proposed control model is satisfied.

Key words: HVDC; converter firing control; evenly spacing in phase; PSCAD/EMTDC; modeling and simulation 中图分类号: TM771 文献标志码: A 文章编号: 1003 - 6954(2017) 01 - 0014 - 05 DOI:10.16527/j.cnki.cn51-1315/tm.2017.01.003

0 引 言

高压直流输电(high voltage direct current, HVDC)以其在远距离、大容量输电和区域联网的显 著优势在中国电力格局中占据着越来越重要的地 位^[1-3]。准确的HVDC电磁暂态模型对研究其动态 行为、分析故障特性和研究交直流相互影响具有重 要意义^[4]。国际大电网会议(International Council on Large Electric systems (CIGRE)基于 PSCAD/EMT-DC 软件搭建的基准模型(Benchmark)提供了较完 善的模型库和控制方法,但对换流器触发控制部分 采用了全封装形式,用户只能定义部分输入参数,查 看部分输出变量,无法了解内部具体的控制方式,更 不能手动调整^[5]。当实际系统的换流器触发控制 结构和参数改变时,模型就不再满足仿真需求。

目前关于 HVDC 控制系统的建模仿真已经有 许多分析和探索^[6-9] 但对换流器触发控制进行详 基金项目:国家自然科学基金资助项目(51307145) 细建模的文献较少。文献[10]介绍了锁相环、相控 振荡器的实现方法,但未提出整体模型框架。文献 [11]建立了基于 ABB 实际控制器的简化模型,但其 模拟逆变侧故障时仿真结果与实测曲线有较大误 差。

下面分析了等相位间隔触发控制的基本原理及 关键环节的实现方法,并在 PSCAD/EMTDC 软件中 自定义了相关元件,搭建了完整的换流器触发控制 模型。控制环节及整体模型的仿真结果都验证了模 型的准确性。

1 基本控制原理

换流器触发控制是 HVDC 系统控制和调节的 基础 将触发角指令转化为触发脉冲 控制各个阀的 触发时刻。采用的等相位间隔触发控制以保证各触 发脉冲间相位间隔相等为控制目标,其基本原 理^[12-15]如下:

1) 在确定某个阀的触发时刻时,利用上两个阀

• 14 •

的触发信息对触发角指令进行等距性修正和换相电 压同步修正 得到角度反馈量 α_{PCO}。

$$\alpha_{\rm PCO} = \Delta \alpha + (1 - k) \alpha_{\rm PCO}^{-1} + k \alpha_{\rm PLL}$$
(1)

$$\Delta \alpha = \Delta \varphi^{-1} - 30^{\circ} \tag{2}$$

式(1)中: $\Delta \alpha$ 为等距性修正量;k为锁相环的影响因子(一般取 0.05); α_{PCO}^{-1} 对应上次触发阀; α_{PLL} 为根据锁相相位实测的触发角。式(2)中, $\Delta \varphi^{-1}$ 是上两个阀触发脉冲的实测相位间隔。

2) 根据触发角指令 α_o 和 α_{PCO} 确定当前阀触发 时间间隔指令 Δt_o

$$\Delta \varphi = \alpha_o - \alpha_{\rm PCO} + 30^{\circ} \tag{3}$$

$$\Delta t = \frac{\Delta \varphi}{2\pi f} \tag{4}$$

3) 以上个阀的触发时刻 t_{/1}为时间起点 ,确定当 前阀的触发时刻 t_/。

$$t_f = t_{f1} + \Delta t \tag{5}$$

以 12 脉动换流器为例 ,系统正常运行时 $\Delta \varphi$ 保 持 30°不变 $\alpha_{e} - \alpha_{PCO} = 0$ 。

若触发角指令发生变化 $\alpha_{o} - \alpha_{PCO} \neq 0$ 。由式(1) ~式(3) 可知 对于当前阀 $\Delta \varphi \neq 30^{\circ}$ 但在等距性修正 的作用下 ,下个阀触发时 $\Delta \varphi$ 仍可恢复至 30°。

若交流电压相位发生变化 , $\alpha_{PLL} \neq \alpha_{PCO}$ 。由式 (1) ~式(3) 可知 ,在等距性修正和换相电压同步修 正的共同作用下 α_{PLL} 与 α_{PCO} 逐渐趋于相等 ,即触发 脉冲缓慢跟踪相位变化 ,且尽可能保证 $\Delta \varphi$ 为 30°。

2 元件设计与模型结构

2.1 自定义元件设计

建模重点在于触发时刻信息的采集、α_{pLL}的测量、脉冲产生逻辑的实现。对于以上功能,PSCAD/ EMTDC 软件均未提供相应的元件或组件 濡自行设 计。

2.1.1 触发时刻寄存元件



图1 触发时刻寄存元件外观图

为实现闭环控制,用上两个阀的实测触发间隔 进行等距性修正,用上个阀的实测触发角进行换相 电压同步修正。触发时刻寄存元件保证计算当前阀 的触发时刻时,上两个阀的触发时刻信息未丢失。 外观图如图1所示。

引脚定义情况如表1所示。

表1 触发时刻寄存元件引脚定义

引脚名称	方向	描述
Pulse	输入	控制脉冲
T_last	输出	上个阀触发时刻
T_btw	输出	上两个阀触发时间间隔

实现原理如图 2 所示,图中 t_{fi} 表示此前第 i 个阀的触发时刻,利用 EMTDC 提供的两个存储单元 专门存储 t_{f1} 和 t_{f2} S_i 表示此前第 i 个阀触发后两个 存储单元中的内容。



图 2 触发时刻寄存元件实现原理

每个仿真步长都判断是否有新的脉冲到达,若 是,则从当前时刻开始,新到达的脉冲变为"上个阀 触发脉冲",此前所认为的"上个阀触发脉冲"变为 "上上个阀触发脉冲",故用 t_{/1}更新 t_{/2},并用新脉冲 到达时刻更新 t_{/1};否则不做更新。由图 2 可知,从时 间轴上任意一点来看,两个存储单元里均为此前两 个阀的触发时刻数据。

由于仿真步长很小(10 μs),可及时捕捉到脉冲 并判断是否更新。

2.1.2 换相电压过零时刻计算元件

根据各阀对应换相电压的锁相相位可判断其过 零时刻,以求得准确的 α_{pLL}。元件外观图如图 3 所 示。



图 3 换相电压过零时刻计算元件外观图 引脚定义情况如表 2 所示。

实现原理如图 4 所示,对 A、B、C 三相交流电压 相位的正弦、余弦分别锁相,可得到 6 个稳态时相位

• 15 •

表 2 换相电压过零时刻计算元件引脚定义

引脚名称	方向	描述
U_a	输入	交流网侧 A 相电压
U_{b}	输入	交流网侧 B 相电压
U_{c}	输入	交流网侧 C 相电压
Next_v	输入	本次触发阀号
Zc_t	输出	换相电压过零时刻

相差 60°的斜坡信号,其值均在 0°~360°变化。分 别检测各斜坡信号的过零时刻和值为 180°时刻,可 得 12 个换流阀分别对应的换相电压过零时刻。任 何时刻只需输出本次触发阀最近一次换相电压过零 时刻。



图 4 换相电压过零时刻计算元件实现原理

PLL 锁相环采用 PSCAD/EMTDC 软件自带元 件。过零时刻检测思路与 2.1.1 类似 利用 12 个存 储单元分别寄存 12 个阀对应的换相电压过零时刻, 以斜坡信号幅值大小为更新条件。阀号与换相电压 过零点的对应关系如表 3 所示,负号表示波形的负 过零点。

表3 阀号与换相电压过零点对应关

阀号	过零点	阀号	过零点	阀号	过零点
1	$-U_{\rm CA}$	5	$-U_{\rm BC}$	9	$-U_{\rm A}$
2	$-U_{\rm BC}$	6	$-U_{\rm AB}$	10	$U_{ m C}$
3	$-U_{\rm AB}$	7	$-U_{\rm C}$	11	$-U_{\rm B}$
4	$U_{ m CA}$	8	$U_{\rm B}$	12	U_{A}

2.1.3 脉冲产生元件

• 16 •

元件利用触发间隔信号得到控制脉冲,再转换 为触发脉冲分配给各阀。外观图如图5所示。



图 5 脉冲产生元件外观图 引脚定义情况如表 4 所示。控制脉冲产生原理 如图 6 所示。稳态时两个相邻触发脉冲 $\Delta \varphi = 30^\circ$, 表4 脉冲产生元件引脚定义

引脚名称	方向	描述
Т	输入	当前时刻
Ttf	输入	触发时间间隔
Pul	输出	控制脉冲

图中对应线 1。暂态时在系统调节作用下, $\Delta \varphi$ 可能 在 30°附近波动,图中对应线 2。在每一个仿真步长 判断当前相位与最近一次触发相位的差 $\Delta \varphi_{now}$ 是否 $\geq \Delta \varphi$,若是则立即产生一个控制脉冲,并更新 $\Delta \varphi_{now}$ 。如此循环,可以得到满足触发间隔要求的脉 冲序列。



图6 控制脉冲产生原理

将控制脉冲转换为 12 个触发脉冲对应各阀 ,原 理如图 7 所示。图中 Pre_v 为上次触发阀号 ,Next_v 为待触发阀号 ,P_i 为 *i* 阀的触发信号。阀选择逻辑 可根据 Pre_v 得到 Next_v。采样保持器每到达一个 控制脉冲 ,Next_v 通过采样保持器成为 Pre_v ,此时 触发脉冲产生模块立即将 Pre_v 变为高电平 ,持续 120°; 同时阀选择逻辑计算出新的 Next_v。如此循 环 ,最终产生的 12 个触发脉冲同时满足触发顺序和 触发间隔要求。



图7 触发脉冲产生原理

2.2 模型结构

模型整体结构框图如图8所示。

用来自极控系统的 α_o 和来自相控振荡器的 α_{PCO} 计算 Δt ,并根据不同工况设置限幅 ,以满足直流 系统整体稳定性的相关特性要求。 Δt 经过脉冲产 生元件后 ,得到作用于换流器的触发脉冲及用于计 算反馈量的控制脉冲。时刻寄存元件将控制脉冲转 化为两个时间量 ,相控振荡器结合 α_{PLL} 、 $\Delta \varphi^{-1}$ 和上 个计算周期的 α_{PCO} 得到新的 α_{PCO} 实现闭环控制。



图 8 模型结构框图

3 仿真分析

为验证模型准确性,仿真分析重要控制环节的 响应特性,并将引入所建模型的直流系统模型仿真 结果与工程实际录波对比。

以灵州一绍兴 ± 800 kV 直流工程一次参数为 基础 在 PSCAD/EMTDC 软件中搭建直流测试系统 模型如图 9 所示。AC_1、AC_2 分别为整流侧、逆变 侧交流系统,用电压源串联阻抗的戴维南等值电路 代替,ACF 为交流滤波器,DCF 为直流滤波器。控 制系统中主控、极控模型根据测试需求 在实际控制 的基础上进行一定简化,未考虑变压器分接头控制、 顺序控制等动作时间较长的控制功能,换流器触发 控制采用所建模型。



图9 直流测试系统

3.1 换流器触发控制环节响应特性

模拟整流侧交流母线在 0.6 s 时发生三相短路 故障 持续 0.05 s。

 α_{PCO} 与 α_{o} 仿真波形如图 10 所示。系统稳定运 行时二者基本拟合 ,触发脉冲等相位间隔; 故障期 间 α_{o} 下降至 5°,但交流电压的异常导致 α_{PLL} 计算 错误,进而影响 α_{PCO} 使其剧烈变化; 故障恢复后 , α_{o} 被整流侧最小触发角控制器限制在 30°,一段时间 后逐渐恢复为 15° 在此期间交流电压正常 ,触发模 型的负反馈调节作用使 α_{PCO} 能快速跟踪 α_{o} ,保持等 相位间隔触发。



脉冲产生元件的输入与输出控制脉冲波形如图 11 所示。故障期间,在 α_{PCO} 、 α_o 及限幅逻辑的共同 作用下 Δt 由 1.64 ms 下降至 1.10 ms。在此暂态 过程中,控制脉冲的实测间隔总与 Δt 保持一致。



3.2 模型整体仿真验证

模拟逆变侧交流母线在 0.6 s 时发生三相短路 故障,持续 0.05 s。对比相同故障条件下仿真波形 与灵州—绍兴直流系统联调试验实测波形,结果如 图 12 所示。

故障时,逆变侧发生换相失败,直流电压迅速降低,直流电流增大。整流侧在定电流控制作用下,触发角增大,电压减小,抑制电流增大。故障消除后,逆变侧电压恢复,各物理量恢复正常。可以看出,仿 真得到的直流电流、直流电压及触发角变化趋势基 本准确。系统恢复过程中仿真结果与实际有一定差 别(仿真整流侧一直保持定电流控制,而实际有0.1 s 左右为定最小触发角控制),其原因是极控系统模 型调节功能、控制参数等无法与实际完全一致,导致 暂态过程中整流侧控制模式切换有差异。



1) 基于 PSCAD/EMTDC 软件自定义了等相位

• 17 •



(4) 整流侧触发角

图 12 逆变侧三相故障仿真波形与实测波形对比(极1) 间隔触发控制所需控制元件,在其基础上设计了 HVDC 换流器触发控制整体模型结构,提高了建模 仿真灵活性。

 2) 各控制环节响应特性与理论相符,模型可实 现等相位间隔触发,且触发间隔信号可精确转化为 脉冲信号。 3) 采用所提触发控制模型的直流输电系统模型仿真结果与实际系统动态响应基本一致,验证了 所提模型的准确性及可行性。

参考文献

- [1] 赵婉君. 高压直流输电工程技术 [M]. 北京: 中国电力 出版社 2004.
- [2] 郑超. 直流逆变端扰动对整流端影响机制及应对措施 [J]. 中国电机工程学报 2016 36(7):1817-1827.
- [3] 汤奕 陈斌,皮景创,等.特高压直流分层接入方式下 受端交流系统接纳能力分析[J].中国电机工程学报, 2016,36(7):1790-1800.
- [4] 刘云 蒋卫平,印永华,等.特高压直流大电网的数模 混合实时仿真系统建模[J].电力系统自动化,2008, 32(12):52-56.
- [5] 董曼玲,谢施君,何俊佳,等.采用 ATP/EMTP的 CI-GRE HVDC 建模与仿真[J].高电压技术,2010,36
 (3):796-804.
- [6] 雷霄,许自强,王华伟,等. ±800 kV 特高压直流输电 工程实际控制保护系统仿真建模方法与应用[J].电 网技术 2012 37(5):1359-1364.
- [7] 黄志岭,田杰.基于详细直流控制系统模型的 EMTDC 仿真[J].电力系统自动化 2008 32(2):45-48.
- [8] 刘文焯 汤涌,万磊,等.大电网特高压直流系统建模 与仿真技术[J].电网技术 2008, 32(22):1-3.
- [9] Faruque M O Zhang Y Y ,Dinavahi V. Detailed Modeling of CIGRE HVDC Benchmark System Using PSCAD/EMT– DC and PSB/SIMULINK [J]. IEEE Transactions on Pow– er Delivey ,2006 21(1):378 – 387.
- [10] 熊凌飞. HVDC 换流阀触发控制模型研究 [D]. 北京: 华北电力大学 2011.
- [11] 万磊,丁辉,刘文焯.基于实际工程的直流输电控制 系统仿真模型[J].电网技术,2013,37(3):629 – 634.
- [12] ABB ,Overview of the HVDC Control system [G]. IJNL100033 - 106.
- [13] ABB ,Converter Firing Control Technical Report [G]. IJNL100037 – 013.
- [14] 陶瑜. 直流输电控制保护系统分析及应用 [M]. 北京: 中国电力出版社 2015.
- [15] 李兴源. 高压直流输电运行与控制[M]. 北京: 科学 出版社,1998.

作者简介:

刘 磊(1993) 博士研究生,研究方向为高压直流输电控制与保护。 (收稿日期:2016-10-27)

• 18 •